

# [AMD: nuove GPU a 7nm con acceleratore Hardware AI](#)

**Navi**, sarà il nome in codice della prossima architettura grafica di **AMD** basata sui **7nm**. Questa nuova architettura risulta ancora poco nota, in quanto sia **AMD** che i vari outlets del settore cercano di mantenere puntati i loro riflettori sui prodotti appena usciti di cui i chip fanno parte della famiglia **Vega** di **AMD** che ha già debuttato sul mercato con la **RX Vega 64** e **RX 56**. Novità sulla futura architettura AMD arrivano grazie al sito [Fudzilla](#), il cui riferisce che i nuovi chip grafici saranno caratterizzati da **circuiti di accelerazione AI**. Questo tipo di accelerazione dovrebbe essere una tecnologia simile al **tensor core** di **NVIDIA**, tecnologia che l'azienda ha lanciato con la GPU **Volta V100** all'inizio di quest'anno.

## **I primi acceleratori AI di AMD**

**Navi** è l'architettura grafica di terza generazione di **AMD** progettata dal gruppo **Radeon Technologies**. L'architettura grafica si basa sui principi di efficienza energetica di **Polaris** e **Vega**. **Navi** è considerata la prima microarchitettura **GPU** concepita interamente sotto la supervisione del guru grafico e capo del **Radeon Technologies Group**, **Raja Koduri**. Utilizzerà memorie **HBM** (High Bandwidth Memory), probabilmente di terza generazione o **GDDR6** a seconda del prodotto per aumentarne le prestazioni e l'efficienza. **Navi** sarà la prima architettura grafica dell'azienda costruita sul prossimo processo **FinFET** di 7nm che sarà prodotto da **GlobalFoundries**. Sulla base di ciò e osservando la roadmap di **GlobalFoundries**, possiamo dedurre che l'architettura **Navi** dovrebbe sbarcare sul mercato tra il **2018** e il **2019**.

## **Architetture grafiche AMD**